

安全关键 FPGA 设计与验证技术研讨会

5月24日, 星期四, 13:00-17:00

西安长征国际酒店

半导体工艺持续提高,系统需求进一步提升,带来设计规模迅速提高,同时设计周期在不断缩短,使得当前 FPGA 设计及验证的复杂度急剧增加,成为突出的设计挑战。行业内诸多高级设计与验证技术新方法学在一定程度上较好地解决了这些问题,为持续的设计创新和技术进步提供支撑。

Mentor 公司是 EDA 行业领先的技术研发企业,先进的技术和产品覆盖芯片及 FPGA 设计的诸多重要领域,尤其是高级算法综合、抗辐照安全综合、功能验证等相关技术一直引导着行业发展方向。与此同时,奥肯思科技深知 FPGA 设计加速业已成为当下 FPGA 设计的重要难点之一,因此作为 PRO DESIGN 公司在国内唯一合作伙伴,将就此与各位分享来自 PRO DESIGN 公司的针对原型验证和 FPGA 设计加速的优秀解决方案。

本次研讨会期望结合上述优秀行业技术对 FPGA 行业的热点问题梳理,帮助工程师解决他们在日益复杂的 FPGA 设计中面临的技术挑战,从而更快速经济地开发出更优秀的电子产品。

为此我们诚挚邀请您参加此次会议,共享前沿资讯。



扫码
关注

了解
更多

AcconSys

Mentor®
A Siemens Business

XAIC

日程安排

时间	演讲主题	演讲内容
13:00-13:30	签到	
13:30-13:40	欢迎致辞	
13:40-14:15	Questa Platform: 构建全方位功能仿真平台	验证技术需要改变。设计师需要能够提供更高验证效率及质量的革新技术。伴随着软件在电子系统中的大量应用, 验证技术需要在支持高级验证技术的同时能够有效解决协同验证的问题。因此, 全面的验证解决方案及方法学需要完整集成这些革新技术, 能够支持实时的验证进度跟踪、趋势分析, 并且尽可能地提升验证过程的自动化能力。Mentor 公司的 Questa 验证平台为 FPGA 设计者提供了最为全面的解决方案, 本议题将就此深入讨论。
14:15-14:40	proFPGA: 芯片原型验证及 FPGA 设计加速平台	芯片原型验证与 FPGA 设计加速目前已经成为困扰设计者和评测人员的主要问题之一。PRO DESIGN 公司提供的 proFPGA 原型验证技术可以为芯片原型验证及 FPGA 设计功能的加速确认提供全方位的支持。其通过模组式的方法快速构建各种具有复杂接口的硬件验证环境, 并具有极强的可扩展性。同时其可以支持包括目前业界最大规模的 UltraScale 芯片在内的各种主流 FPGA 厂家芯片, 有效应对大规模复杂 FPGA 的设计加速与快速验证难题。
14:40-15:00	茶歇	
15:00-15:35	Precision Hi-Rel: 抗辐照安全综合技术为航天电子系统研发保驾护航	电子系统在航天领域的应用越来越广泛, 而空间辐射环境对电子系统的影响是不可忽视的。典型地, 基于 SRAM 型的 FPGA 中, 其配置位容易受单粒子效应影响而发生翻转, 并可能导致对集成电路控制能力的丧失。当受到重离子辐射时, 器件会明显地失去所有的功能, 直到电源重新启动, 并伴随着器件电流的变化。为了提高 FPGA 设计的可靠性和安全性, 可以采用电路设计冗余的方式来实现。TMR 是最为常见的冗余设计策略。Mentor 公司的自动化 TMR 电路生成技术可以节省设计人员大量的时间, 提高设计效率, 同样可以达到辐射效应减缓的设计目的, 受到业界广泛关注及认可。
15:35-16:10	Catapult: 从高层次语言到 RTL 代码的综合之路	电子系统级设计方法学通过将设计提升到一个更高的抽象层次来解决复杂性日益增加的问题。这就将硬件设计工程师从低层次方法学所要求的关注大量细节而造成的设计错误中解放出来。更为重要的是, 采用同一源代码的方法学消除了系统设计工程师与硬件设计工程师之间绝大多数共性的问题。Mentor 公司的 Catapult 工具套件帮助硬件设计工程师将设计抽象层次提高到新的高度: ANSI C++ 与 SystemC, 使得下一代无线, 卫星, 视频和图像处理等应用中需要的高性能复杂硬件的快速设计成为可能。本议题将针对该技术进行深入剖析, 并配合实例展示 Catapult 工具的强大功能。
16:10-16:45	Questa Formal: 设计的可靠性分析与形式化验证 App	形式化验证技术已经成为确保安全关键设计可靠性最为重要的技术手段。Mentor 公司一系列 Questa Formal App 自动检查技术, 使设计者可以无需编写任何断言或约束即可在代码完成后进行确认。本议题将据此针对形式化验证技术作深入阐述。您还将了解到当前设计及验证工程师是如何借助该技术以提高设计质量并加快验证进程等内容。
16:45-17:00	幸运抽奖	

会议时间及地点

时间：5月24日，星期四，13:00-17:00，签到时间：13:00-13:30

地点：西安长征国际酒店，西安市雁塔区西部大道一号，3F 多功能厅。

免费参加，更有精彩好礼等着您

本次会议为完全免费，会议报名截止日期为**5月22日**。由于席位有限，请您尽早报名！

敬请在会议当天，出示确认短信或打印并携带最终确认函出席会议，谢谢！



每位来宾都将获得精美礼品一份！会议期间还将抽取神秘奖品，祝您好运！

报名方式

1. 将下列回执传真至联系人处； 2. 将下列回执 Email 至联系人处； 3. 致电联系人报名
或者您可扫描右侧二维码直接在线报名！

联系人：朱慧 Hui ZHU

Tel: 021-54591058-26 Fax: 021-64697877 Email: zhuhui@acconsys.com



回 执

姓名：	
公司：	
部门：	职位：
手机：	
Email：	

***为了确保您能收到确认函及编号，请务必准确填写您的邮箱地址或手机号码，谢谢！**